

電子回路研究会

〔委員長〕井上高宏（熊本大）

〔幹事〕石川雅之（木更津高専），西城和幸（ソニー），常田明夫（熊本大）

〔幹事補佐〕高井伸和（東京工芸大）

日時 11月14日（木）13：00～17：30

15日（金）9：00～15：00

場所 鳥取環境大学 学生センター 2階会議室（鳥取市若葉台北一丁目1-1,1）JR鳥取駅からバス（8番のりば）鳥取環境大学前下車約20分（330円），津ノ井ニュータウン・若葉台線または若桜（わかさ）・八東線，2）JR鳥取駅から車で約15分（タクシー約2,500円），3）JR津ノ井駅から徒歩約20分，4）鳥取空港から車で約25分（タクシー約4,000円），5）鳥取空港から空港バスでJR鳥取駅へ約20分（450円），その後1)2)へ。
アクセスの詳細は，<http://www.kankyo-u.ac.jp/guide/access/index.html> をご覧ください。

現地連絡先：鷺見育亮（すみ やすあき）（鳥取環境大学 情報システム学科）

TEL(FAX):0857-38-6788 E-mail:sumi@kankyo-u.ac.jp

内容連絡先 石川雅之（木更津工業高等専門学校 電気電子工学科）

TEL:0438-30-4101 E-Mail:ishikawa@e.kisarazu.ac.jp

議題 テーマ「電子回路一般」

11月14日（木）13：00～17：30

ECT-02-89 コンパANDING積分器における圧縮，伸張関数の選択法

和田和千，田所嘉昭（豊橋技科大）

ECT-02-90 動的バイアス法を用いたAB級電流メモリセルの一構成

井村多加志，坪根 正，神林紀嘉（長岡技科大）

ECT-02-91 LP/LVリングオシレータの高速化に関する一検討

涌井 努，兵庫 明，関根慶太郎（東京理科大）

ECT-02-92 高周波水晶発振回路の基礎的検討

泉谷昭二，足立武彦（横浜国大）

ECT-02-93 マルチPD方式におけるPLL周波数シンセサイザの位相比較器に関する一考察

鷺見育亮（鳥取環境大），仁木尚治（アドバンテスト）

築谷隆雄（松江高専），副井 裕（鳥取大）

ECT-02-94 PLL周波数シンセサイザの同期引き込みの高速化

草間史人，高木茂孝，藤井信生（東工大）

ECT-02-95 600MHz帯VCO回路

- 堀越大司, 尾崎正之, 伊藤 巧 (新日本無線)
- ECT-02-96 完全空乏型SOIのアナログ・RF特性とその応用
松澤 昭 (松下電器産業), 道関隆国 (NTT)
- ECT-02-97 極低電圧(1V)動作 SOI-VCO
澤田昭弘, 林 錠二, 中塚淳二 (松下電器産業)
- ECT-02-98 高抵抗SOI基板を用いたCMOS低雑音増幅器の特性向上
小舘 淳一, 宇賀神 守, 東原恒夫, 道関隆国 (NTT)
佐藤信彦, 岡部剛士, 近江和明, 米原隆夫 (キヤノン)
- ECT-02-99 SOI回路技術を適用した自然エネルギー携帯端末
吉田宜史, 宇都宮文康 (セイコーインスツルメンツ)
浜 範夫, 矢島有継 (セイコーエプソン)
小舘淳一, 東原恒夫, 道関隆国 (NTT)

11月15日 (金) 9:00~12:00

- ECT-02-100 等リプル特性を有するRCポリフェーズフィルタの素子値設計
和田和千, 田所嘉昭 (豊橋技科大)
- ECT-02-101 CF/CCIIとCを用いたR-L直列回路の一構成法
東村正巳, 築谷隆雄, 衣笠保智 (松江高専), 副井 裕 (鳥取大)
- ECT-02-102 OTA-Cバイカッド回路に関する一考察
築谷隆雄 (松江高専), 鷲見育亮 (鳥取環境大), 東村正巳 (松江高専)
副井 裕 (鳥取大)
- ECT-02-103 MO-CCIIとCを用いた電流モードバイカッド回路の一構成法
金築延明, 東村正巳, 築谷隆雄 (松江高専), 副井 裕 (鳥取大)
- ECT-02-104 カレントミラーを用いた電流モードBiquad回路
原 典昭, 沖根光夫 (広島工大)
- ECT-02-105 電流モードバイカッドフィルタの合成と実装
倉科 隆, 小川覚美, 渡辺健蔵 (静岡大)
- ECT-02-106 MOSFETを用いた電流モードによる可変形バイカッドフィルタの実現
田村康児, 重広孝則 (広島工大)

11月15日 (金) 13:00~15:00

- ECT-02-107 パイプラインA/Dコンバータ用MDACの最適設計に関する考察
尾関俊明, 小川 徹, 畠中信吾, 谷口研二 (大阪大)
- ECT-02-108 電流モードnMOSラダー型デジタル・アナログ変換器
深津康徳, 倉科 隆, 渡辺健蔵 (静岡大)
- ECT-02-109 与えられた出力電圧比を容量値に依存せずに実現するキャパシタンス電圧変換回路
山田耕平, 藤井信生, 高木茂孝 (東工大)
- ECT-02-110 プログラマブル リング形SC DC-DCコンバータの低抵抗負荷時における効率改善手法

塚本隆幸，兵庫 明，関根慶太郎（東京理科大）
ECT-02-111 小型風力発電システム構築に向けてJAVA言語によるデータ通信方式の考察
植田拓也，鷲見育亮（鳥取環境大），藪木 登（津山高専）

* 11月14日に，大学内で懇親会を予定していますので奮ってご参加下さい。なお，懇親会会費（5,000円の予定）は当日お支払い下さい。発表後の変更やその他の情報は，電子回路研究会のホームページをご覧下さい。URLは，<http://ieej.si.noda.sut.ac.jp/ect/> です。