

(部門共通・運要 5-1-5)

(公募掲載様式)

委員会委員公募掲載様式

委員会名 (所属部門)		アナログ電子回路の発展的設計技術調査専門委員会 (C部門：電子回路技術委員会)	委員会での調査・検討項目の概要，委員長のメッセージ等 (100字程度)
設置期間		平成29年4月～平成32年3月	
委員長名(所属)		兵庫 明(東京理科大学)	
委員会開催頻度		4回／年	
問合 ・ 公募 受付 先	氏名 (所属)	兵庫 明 (東京理科大学)	
	電話	04-7124-1501 Ext. 3756	
	FAX	04-7122-5171	
	E-mail アドレス	a.hyogo@ieee.org	
応募いただきたい方の専門分野，経験など		アナログ電子回路の設計または設計技術に従事または興味を持っている方。電気学会会員あるいは入会していただける方。	大規模集積回路や新分野からの開発要求の増加により、広範囲にわたるアナログ電子回路をいかに短時間で効率よく設計し、さらには生産性を向上させることが課題となっています。本新設調査専門委員会では、ますます多様化するアナログ電子回路を、容易にまた能率良く設計するための技術や設計手法などの発展的手法や、そのための発展的なツールなどを調査検討することを目的としています。
応募締切		平成29年4月30日	